

Министерство науки
федеральное государственное бюджетное образовательное учреждение высшего
образования
"Российский экономический университет имени Г.В.Плеханова"
МОСКОВСКИЙ ПРИБОРОСТРОИТЕЛЬНЫЙ ТЕХНИКУМ

РАБОЧАЯ ПРОГРАММА

учебной дисциплины **ОП.03 «Архитектура аппаратных средств»**

код, специальность **09.02.02 «Компьютерные сети»**

квалификация: техник по компьютерным сетям

Москва
2018

СОГЛАСОВАНА:
Предметной (цикловой)
комиссией

Профессиональных модулей
09.02.02

Разработана на основе федерального
государственного образовательного стандарта
среднего образования по специальности

09.02.02 Компьютерные сети

Протокол № 1-17/18 КС

от «31» августа 2017 года

Председатель предметной
(цикловой) комиссии

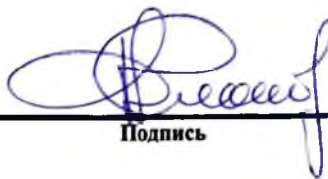
Заместитель директора по учебной работе



Подпись

О.П.Каторгина

Инициалы Фамилия



Подпись

Д.А. Клопов

УТВЕРЖДЕНА:

Директор техникума



Подпись

А.В. Чурилов

Составители (авторы): М.В, Синдикаев, преподаватель ФГБОУ ВО "РЭУ им.
Г.В.Плеханова"

Рецензент: _____

Ф.И.О., ученая степень, звание, должность, наименование ФГБОУ

Лист актуализации
рабочей программы учебной дисциплины

В рабочую программу учебной дисциплины на 2018/19 уч. год внесены следующие изменения:

1. На основании Указа Президента РФ от 15.01.2018 года №215 на титульном листе исправлено Министерство образования и науки Российской Федерации на Министерство науки и высшего образования Российской Федерации

Дата актуализации: 30.08.2018 г

СОДЕРЖАНИЕ

1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	стр. 4
2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ	6
3. УСЛОВИЯ РЕАЛИЗАЦИИ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	11
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ	13

1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

ОП.03 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ

1.1 Область применения программы

Рабочая программа учебной дисциплины является частью программы подготовки специалистов среднего звена (далее - ППССЗ) по специальности. **09.02.02 Компьютерные сети.** Год начала подготовки по учебному плану 2017.

Рабочая программа учебной дисциплины может быть использована в дополнительном профессиональном образовании (в программах повышения квалификации и переподготовки) и профессиональной подготовке по профессиям рабочих: 14995 Наладчик технологического оборудования.

1.2. Место дисциплины в структуре программы подготовки специалистов среднего звена: дисциплина относится к общепрофессиональным дисциплинам профессионального цикла.

1.3. Цели и задачи дисциплины – требования к результатам освоения дисциплины:

В результате освоения дисциплины обучающийся должен

уметь:

- Определять оптимальную конфигурацию оборудования и характеристики устройства для конкретных задач;
- Идентифицировать основные узлы персонального компьютера, разъемы для подключения внешних устройств.

знать:

- Построение цифровых вычислительных систем и их архитектурные особенности;
- Принципы работы основных логических блоков системы;
- Параллелизм и конвейеризацию вычислений;
- Классификацию вычислительных платформ;
- Принципы вычислений в многопроцессорных и многоядерных системах;
- Принципы работы кэш-памяти;
- Повышение производительности многопроцессорных и многоядерных систем;
- Энергосберегающие технологии.

ОК 1. Понимать сущность и социальную значимость своей будущей профессии, проявлять к ней устойчивый интерес.

ОК 2. Организовывать собственную деятельность, выбирать типовые методы и способы выполнения профессиональных задач, оценивать их эффективность и качество.

ОК 4. Осуществлять поиск и использование информации, необходимой для эффективного выполнения профессиональных задач, профессионального и личностного развития.

ОК 8. Самостоятельно определять задачи профессионального и личностного развития, заниматься самообразованием, осознанно планировать повышение квалификации.

ОК 9. Ориентироваться в условиях частой смены технологий в профессиональной деятельности.

ПК 1.2. Осуществлять выбор технологии, инструментальных средств и средств вычислительной техники при организации процесса разработки и исследования объектов профессиональной деятельности.

ПК 2.3. Обеспечивать сбор данных для анализа использования и функционирования программно-технических средств компьютерных сетей.

ПК 3.1. Устанавливать, настраивать, эксплуатировать и обслуживать технические и программно-аппаратные средства компьютерных сетей.

ПК 3.6. Выполнять замену расходных материалов и мелкий ремонт периферийного оборудования, определять устаревшее оборудование и программные средства сетевой инфраструктуры.

1.4. Рекомендуемое количество часов на освоение программы дисциплины:

Максимальная учебная нагрузка обучающего	120	часов
Включая:		
Обязательная аудиторная нагрузка	84	часа
Самостоятельная работа	26	часов
Консультации	10	часов
ВСЕГО	120	часов

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Количество часов
Максимальная учебная нагрузка (всего)	120
Обязательная аудиторная учебная нагрузка (всего)	84
в том числе:	
теоретические занятия	54
лабораторные занятия	30
Самостоятельная работа обучающегося (всего)	26
Консультации	10
Итоговая аттестация <i>5 семестр – экзамен</i>	

2.2. Тематический план и содержание учебной дисциплины ОП.03 Архитектура аппаратных средств

Наименование разделов и тем	Содержание учебного материала, лабораторные и практические работы, самостоятельная работа обучающихся	Объем часов	Уровень усвоения
1	2	3	4
Раздел 1. Введение в архитектуру ЭВМ		30	
Введение	– История развития ЭВМ.	2	1
Основные характеристики ЭВМ	– Определение ЭВМ; – Понятие пользователя; – Определение структуры; – Определение архитектура ЭВМ; – Характеристики ЭВМ; – Определение алгоритм; – Определение программа.	2	1
Структурная схема ЭВМ и вычислительных систем (ВС).	– Структурная схема ЭВМ; – Определение АЛУ; – Определение ПЗУ; – Определение УУ; – Определение ОЗУ.	2	1
Типы данных	– Символьные данные; – Числовые данные; – Дата; – Логические; – Размер данных.	2	1
Типы команд. Архитектура системы команд	– Классификация команд; – Стековая АСК; – Аккумуляторная АСК; – Регистровая АСК; – С полным набором команд (CISC); – С неполным набором команд (RISC); – Со словами сверхбольшой длины (VLIW).	2	1
Представление данных в ЭВМ (фиксированная точка)	Лабораторная работа: Представление данных в ЭВМ (фиксированная точка).	2	

Представление данных в ЭВМ плавающая точка)	Лабораторная работа: Представление данных в ЭВМ плавающая точка).	2	
Представление данных в ЭВМ (текстовая информация)	Лабораторная работа: Представление данных в ЭВМ (текстовая информация).	2	
Основные принципы организации работы ЭВМ и ВС (принцип фон Неймана)	– Схема машины фон Неймана; – Принципы машины фон Неймана; – Шинная организация; – Канальная организация; – Этапы функционирования.	2	1
Принцип работы архитектуры фон Неймана	Лабораторная работа: Принцип работы архитектуры фон Неймана.	2	
Гарвардская архитектура	– Схема Гарвардской архитектуры; – Понятие конвейер; – Понятие параллелизм; – Организация шин данных и команд.	2	1
Самостоятельная работа обучающихся по разделу 1: Реферат на тему: "Типы данных" Выполнение индивидуального отчёта Презентация на тему: "Архитектура фон Неймана" Реферат на тему: "Микропроцессоры, сопроцессоры, микропроцессорные системы, системам на кристалле."		8	
Раздел 2. Организация памяти ЭВМ		34	
Классификация и основные характеристики памяти в ЭВМ. Иерархия включения	– Определение память; – Общая структура ЗУ; – Понятие накопитель; – Классификация ЗУ.	2	1
Электронная модель организации основной памяти	Лабораторная работа: Электронная модель организации основной памяти.	4	
Электронная модель ЗУ. Увеличение разрядности	Лабораторная работа: Электронная модель ЗУ. Увеличение разрядности.	2	
Электронная модель ЗУ. Увеличение числа ячеек памяти	Лабораторная работа: Электронная модель ЗУ. Увеличение числа ячеек памяти.	2	
Электронная модель ЗУ. Увеличение разрядности и адресности	Лабораторная работа: модель ЗУ. Увеличение разрядности и адресности.	2	

Структурная схема памяти обобщенного типа	– Схема памяти общего типа; – Канал записи; – Канал воспроизведения;	2	1
Режимы работы ЗУ. ЗУ динамического типа	– Определение DRAM; – Структурная схема; – Способ записи и чтения.	2	1
Динамические запоминающие устройства	Лабораторная работа: Динамические запоминающие устройства.	2	
КЭШ-память. Основные понятия. Ассоциативный принцип поиска информации	– Организация КЭШ-памяти; – Ассоциативный способ поиска; – Множественно ассоциативный способ; – С прямым отображением.	2	1
Архитектура КЭШ-память. Режим работы КЭШ	– КЭШ-попадание; – Кэш-промах; – Стратегии (FIFO, LIFO, RANDOM); – КЭШ с прямой и обратной записью.	2	1
Постоянная память	– Определение ROM; – Структура памяти; – Методы применения; – Способы записи и чтения.	2	1
Принцип работы КЭШ памяти	Лабораторная работа: Принцип работы КЭШ памяти.	2	
Самостоятельная работа обучающихся по разделу 2: Выполнение индивидуального отчёта Выполнение индивидуального отчёта Презентация на тему: "режимы работы ЗУ. ЗУ динамического типа" Выполнение индивидуального отчёта		8	
Раздел 3. Функциональная и структурная организация ЭВМ		46	
АЛУ блочного типа. Характеристики. УУ функции, характеристики.	– Схема АЛУ блочного типа; – Организация и принципы действия; – Функции регистров, входящих в АЛУ.	2	1
Электронная модель АЛУ блочного типа.	Лабораторная работа: Электронная модель АЛУ блочного типа.	2	
АЛУ комбинированного типа.	– Схема АЛУ комбинированного типа;	2	1

	– Организация и принципы действия.		
Знакомство с электронной моделью АЛУ комбинированного типа	Лабораторная работа: Знакомство с электронной моделью АЛУ комбинированного типа.	2	
Операция сложения. Операция умножения.	– Схема сумматора; – Результирующий блок.	2	1
Операция сложения в АЛУ комбинированного типа.	Лабораторная работа: Знакомство с электронной моделью АЛУ комбинированного типа.	2	
Операция умножения в АЛУ комбинированного типа.	Лабораторная работа: Знакомство с электронной моделью АЛУ комбинированного типа.	2	
Варианты умножения. Операция деления.	– Схема сумматора; – Результирующий блок.	2	1
УУ. Назначение. Структура.	– Функциональная блок-схема устройства управления; – Регистры флагов, адресов.	2	1
Программируемая логическая матрица. УУ с "жесткой" логикой	– Датчик сигналов; – Сдвиговый регистр; – Микропрограммное УУ.	2	1
Суперскалярная архитектура	– Схема суперскалярного конвейера; – Архитектуры MISC, RISC, CISC.	2	1
Структура УУ с МПУ. Микропрограммная память.	– Системы команд микропрограммного уровня; – Матрица данных ПЗУ и ПЛМ.	2	1
Понятие о рабочем цикле. Выполнение трехадресной команды	– Схема генерации адреса МК на базе инкрементного счетчика; – Горизонтальное и вертикальное кодирование.	2	1
Архитектур SMP. Примеры Архитектур.	– Схема SMP; – Метод передачи по общей шине; – Применения данной архитектуры – Симметричная мультипроцессорность.	2	1
Архитектур NUMA. Примеры Архитектур.	– Схема NUMA; – Когерентности памяти; – Межпроцессорное взаимодействие.	2	1
Архитектура кластер. Многопроцессорные системы.	– Классификация вычислительных систем;	2	1

Разделение Памяти.	– Архитектура мультимикропроцессорных систем; – Типы систем: SISD, SIMD, MISD, MIMD.		
Системы хранения данных.	– Определение кластера; – Системы СХД DAS, SAN, PCS;	2	1
Примеры высокопроизводительных ЦОД.	– Назначении структуры ЦОД; – Дата-центры.	2	1
Самостоятельная работа обучающихся по разделу 3: Выполнение индивидуального отчёта Выполнение индивидуального отчёта Реферат на тему: "Разновидности суперскалярных архитектур." Подготовка рефератов: "Современные архитектуры микропроцессоров, технологии применяемы в современных микропроцессорах." Реферат на тему: "Архитектура кластер. Многопроцессорные системы. Разделение Памяти."		10	
Консультации:		10	
Всего:		120	

Для характеристики уровня освоения учебного материала используются следующие обозначения:

1. – ознакомительный (узнавание ранее изученных объектов, свойств);
2. – репродуктивный (выполнение деятельности по образцу, инструкции или под руководством);
3. – продуктивный (планирование и самостоятельное выполнение деятельности, решение проблемных задач).

3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ ДИСЦИПЛИНЫ ОП.03 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ

3.1. Требования к минимальному материально-техническому обеспечению

Реализация программы учебной дисциплины требует наличия Кабинета основ теории кодирования и передачи информации:

№ п/п	Оборудование	Технические средства обучения	Количество рабочих мест
1	Парты 8 шт	проектор 1шт	25
2	доска маркерная	компьютер 12 шт	
3	стол преподавателя 2 шт		
4	стулья 25 шт		
5	шкаф 4 шт		
6	компьютерный стол 12 шт		
7	кондиционер 2 шт.		

Программное обеспечение:

Android Studio, Brackets, Google Chrome, IIS Express, IntelliJ IDEA Community Edition, Java SE Development Kit, Microsoft Visual Studio Code, PascalABC.Net, PostgreSQL 12, Unity, Visual Studio Community 2019, WinRAR, XAMPP, Windows 10 Pro, Microsoft Office 2016, Visio 2016, Adobe Photoshop

3.2. Информационное обеспечение обучения

Печатные издания не используются. Дисциплина полностью обеспечена электронными изданиями.

№ п/п	Наименование учебных изданий, Интернет-ресурсов, дополнительной литературы
I	Основные источники
1.1	Колдаев, В. Д. Архитектура ЭВМ: учеб. пособие / В.Д. Колдаев, С.А. Лупин. — Москва: ИД «ФОРУМ»: ИНФРА-М, 2018. — 383 с. — (Среднее профессиональное образование). - ISBN 978-5-8199-0689-7. - Текст: электронный. - URL: https://znanium.com/catalog/product/912831
1.2	Степина, В. В. Архитектура ЭВМ и вычислительные системы: учебник / В.В. Степина. — Москва: КУРС: ИНФРА-М, 2017. — 384 с. — (Среднее профессиональное образование). - ISBN 978-5-16-105268-6. - Текст: электронный. - URL: https://znanium.com/catalog/product/661253
1.3	Максимов, Н. В. Архитектура ЭВМ и вычислительных систем: учебник / Н.В. Максимов, Т.Л. Партыка, И.И. Попов. — 5-е изд., перераб. и доп. — Москва: ФОРУМ: ИНФРА-М, 2017. — 511 с. — (Среднее профессиональное образование). - ISBN 978-5-91134-742-0. - Текст: электронный. - URL: https://znanium.com/catalog/product/814513
	Вычислительная техника: учеб. пособие / Т.Л. Партыка, И.И. Попов. — 3-е изд., перераб. и доп. — М.: ФОРУМ: ИНФРА-М, 2017. — 445 с.: ил. — (Среднее профессиональное образование) http://znanium.com/catalog/product/652875
II	Дополнительные источники
2.1	Партыка, Т. Л. Периферийные устройства вычислительной техники: Учебное пособие / Т.Л. Партыка, И.И. Попов. - 3-е изд., испр. и доп. - Москва : Форум: НИЦ ИНФРА-М, 2014. - 432 с.: ил.;. - (Профессиональное

	образование). ISBN 978-5-91134-594-5. - Текст: электронный. - URL: https://znanium.com/catalog/product/424031
III	Электронно библиотечная система (ЭБС)
3.1	http://znanium.com/
3.2	http://biblioclub.ru
3.3	https://biblio-online.ru/
3.4	https://www.book.ru/
IV	Профессиональные базы данных и справочные системы
4.1	Федеральная служба государственной статистики - https://rosstat.gov.ru/
4.2	Наукометрическая и реферативная база данных SCOPUS - https://www.scopus.com
4.3	Информационно-справочная система "КонсультантПлюс"

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ ДИСЦИПЛИНЫ ОП.03 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ

Образовательное учреждение, реализующее подготовку по учебной дисциплине, обеспечивает организацию и проведение промежуточной аттестации и текущего контроля индивидуальных образовательных достижений – демонстрируемых обучающимися знаний, умений и навыков.

Текущий контроль проводится преподавателем.

Формы и методы промежуточной аттестации текущего контроля по учебной дисциплине самостоятельно разрабатываются образовательным учреждением и доводятся до сведения обучающихся не позднее начала двух месяцев от начала обучения.

Итоговой формой контроля является экзамен

Фонды оценочных средств (ФОС, КОС) разрабатываются образовательным учреждением. Они включают в себя педагогические контрольно-оценочные материалы, предназначенные для определения соответствия (или несоответствия) индивидуальных образовательных достижений основным показателям результатов подготовки (таблицы).

Результаты обучения (освоенные умения, усвоенные знания)	Формы и методы контроля и оценки результатов обучения
умения:	
<ul style="list-style-type: none"> • Определять оптимальную конфигурацию оборудования и характеристики устройств для конкретных задач 	Устный опрос Наблюдение и оценка результата выполнения лабораторных работ Тестирование Внеаудиторная самостоятельная работа Экзамен
<ul style="list-style-type: none"> • Идентифицировать основные узлы персонального компьютера, разъемы для подключения внешних устройств 	
знания:	
<ul style="list-style-type: none"> • Построение цифровых вычислительных систем и их архитектурные особенности 	Устный опрос Наблюдение и оценка результата выполнения лабораторных работ Тестирование Внеаудиторная самостоятельная работа Экзамен
<ul style="list-style-type: none"> • Принципы работы основных логических блоков системы, параллелизм и конвейеризация вычислений 	
<ul style="list-style-type: none"> • Классификация вычислительных платформ 	
<ul style="list-style-type: none"> • Принципы вычислений в 	

многопроцессорных и многоядерных системах	
<ul style="list-style-type: none"> Работа кэш-памяти, повышение производительности многопроцессорных и многоядерных систем 	
<ul style="list-style-type: none"> Энергосберегающие технологии 	

Оценка индивидуальных образовательных достижений по результатам текущего контроля производится в соответствии с универсальной шкалой (таблица).

Процент результативности (правильных ответов)	Качественная оценка индивидуальных образовательных достижений	
	балл (отметка)	вербальный аналог
более 90	5	отлично
от 70 до 89	4	хорошо
от 50 до 69	3	удовлетворительно
менее 49	2	неудовлетворительно

Разработчик:

Синдикаев М.В., преподаватель ФГБОУ ВО РЭУ им. Г.В. Плеханова

Эксперт: