

Министерство науки
федеральное государственное бюджетное образовательное учреждение высшего
образования
Российской Федерации
"Российский экономический университет имени Г.В. Плеханова"
МОСКОВСКИЙ ПРИБОРОСТРОИТЕЛЬНЫЙ ТЕХНИКУМ

РАБОЧАЯ ПРОГРАММА

учебной дисциплины: **ОП.03 Прикладная электроника**

код, специальность: **09.02.01 Компьютерные системы и комплексы**

Квалификация: **техник по компьютерным системам**

Форма обучения: очная

СОГЛАСОВАНА:
Предметной (цикловой)
комиссией
Общепрофессиональных
дисциплин (аппаратное
обеспечение)

Разработана на основе федерального
государственного образовательного стандарта
среднего профессионального образования по
специальности: 09.02.01 Компьютерные системы и
комплексы
квалификация: техник по компьютерным системам


Протокол № 1

от «31» августа 2017 года
Председатель предметной
(цикловой) комиссии


Подпись

Л.В. Дробышева
Инициалы Фамилия

Заместитель директора по учебной работе


Подпись

Д.А.Клопов

УТВЕРЖДЕНА:

Директор техникума


Подпись

А.В.Чурилов

Составители (авторы): Н.В. Бибикова, преподаватель ФГБОУ ВО «РЭУ им. Г.В. Плеханова»

Лист актуализации
рабочей программы учебной дисциплины

В рабочую программу учебной дисциплины на 2018/19 уч. год внесены следующие изменения:

1. На основании Указа Президента РФ от 15.01.2018 года №215 на титульном листе исправлено Министерство образования и науки Российской Федерации на Министерство науки и высшего образования Российской Федерации

Дата актуализации: 30.08.2018 г

СОДЕРЖАНИЕ

	стр.
1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	4
2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ	5
3. УСЛОВИЯ РЕАЛИЗАЦИИ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	15
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ	18

1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ ОП.03 ПРИКЛАДНАЯ ЭЛЕКТРОНИКА

1.1. Область применения программы

Рабочая программа учебной дисциплины является частью ППССЗ в соответствии с ФГОС по специальности СПО 09.02.01 Компьютерные системы и комплексы, квалификация: техник по компьютерным системам

1.2. Место дисциплины в структуре ППССЗ:

дисциплина ОП.03 Прикладная электроника входит в общепрофессиональный цикл.

1.3. Цели и задачи дисциплины – требования к результатам освоения дисциплины:

В результате освоения дисциплины обучающийся должен уметь:

- различать полупроводниковые диоды, биполярные и полевые транзисторы, тиристоры на схемах и в изделиях;
- определять назначение и свойства основных функциональных узлов аналоговой электроники: усилителей, генераторов в схемах;
- использовать операционные усилители для построения различных схем;
- применять логические элементы, для построения логических схем, грамотно выбирать их параметры и схемы включения;

знать:

- принципы функционирования интегрирующих и дифференцирующих RC-цепей;
- технологию изготовления и принципы функционирования полупроводниковых диодов и транзисторов, тиристора, аналоговых электронных устройств;
- свойства идеального операционного усилителя;
- принципы действия генераторов прямоугольных импульсов, мультивибраторов;
- особенности построения диодно-резистивных, диодно-транзисторных и транзисторно-транзисторных схем реализации булевых функций;
- цифровые интегральные схемы: режимы работы, параметры и характеристики, особенности применения при разработке цифровых устройств;
- этапы эволюционного развития интегральных схем: большие интегральные схемы, сверхбольшие интегральные схемы, микропроцессоры в виде одной или нескольких сверхбольших интегральных схем, переход к нанотехнологиям производства интегральных схем, тенденции развития

Сформировать:

Общие компетенции

ОК 1. Понимать сущность и социальную значимость своей будущей профессии, проявлять к ней устойчивый интерес.

ОК 2. Организовывать собственную деятельность, выбирать типовые методы и способы выполнения профессиональных задач, оценивать их эффективность и качество.

ОК 3. Принимать решения в стандартных и нестандартных ситуациях и нести за них ответственность.

ОК 4. Осуществлять поиск и использование информации, необходимой для эффективного выполнения профессиональных задач, профессионального и личностного развития.

ОК 5. Использовать информационно-коммуникационные технологии в профессиональной деятельности.

ОК 6. Работать в коллективе и команде, эффективно общаться с коллегами, руководством, потребителями.

ОК 7. Брать на себя ответственность за работу членов команды (подчиненных), результат выполнения заданий.

ОК 8. Самостоятельно определять задачи профессионального и личностного развития, заниматься самообразованием, осознанно планировать повышение квалификации.

ОК 9. Ориентироваться в условиях частой смены технологий в профессиональной деятельности.

Профессиональные компетенции

ПК 1.1. Выполнять требования технического задания на проектирование цифровых устройств.

ПК 2.3. Осуществлять установку и конфигурирование персональных компьютеров, и подключение периферийных устройств.

1.4. Рекомендуемое количество часов на освоение учебной дисциплины:

Максимальная учебная нагрузка обучающего	210	часов
Включая:		
Обязательная аудиторная нагрузка	140	часов
Самостоятельная работа	62	часа
Консультации	8	часов
ВСЕГО	210	часов

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Количество часов
Максимальная учебная нагрузка (всего)	210
Обязательная аудиторная учебная нагрузка (всего)	140
в том числе:	
теоретическое обучение	90
практические занятия	50
Самостоятельная работа обучающегося (всего)	62
Консультации	8
Промежуточная аттестация	
3 семестр – другие формы контроля	
4 семестр - экзамен	

2.2. Тематический план и содержание учебной дисциплины ОП.03 «Прикладная электроника»

Наименование разделов и тем	Содержание учебного материала, лабораторные и практические работы, самостоятельная работа обучающихся	Объем часов	Уровень освоения
<i>1</i>	<i>2</i>	<i>3</i>	<i>4</i>
Введение	Содержание учебного материала	2	1
	История развития электроники. Краткие сведения из истории развития электроники и микроэлектроники. Содержание предмета: знания и умения, которые должен приобрести студент при изучении дисциплины. Связь дисциплины "Прикладная электроника" с дисциплинами общеобразовательного и специального циклов.		
Раздел 1. Физические основы полупроводников.		20	
Тема 1.1. Основы зонной теории твердого тела и собственные полупроводники	Содержание учебного материала	2	1
	Структура кристаллической решетки полупроводников. Строение вещества. Генерация и рекомбинация электронно-дырочных пар. Энергетические уровни и зоны. Зонные диаграммы полупроводников, металлов и диэлектриков. Концентрация носителей заряда в собственном полупроводнике, влияние температуры.		
Тема 1.2. Примесные полупроводники и их проводимость.	Содержание учебного материала	4	1
	Механизм образования примесных полупроводников n-типа и p-типа концентрация основных и не основных носителей. Влияние температуры. Дрейфовый и диффузионный токи в полупроводнике		
Тема 1.3. Контактные явления и полупроводниковые переходы	Содержание учебного материала	4	2
	Структура и механизм возникновения несимметричного электронно-дырочного (р-п) перехода. Энергетическая диаграмма р-п - перехода при наличии внешнего напряжения. Вольт - амперная характеристика р-п - перехода		
	Самостоятельная (внеаудиторная) работа обучающихся Температурные и частотные свойства р - п - перехода. Туннельный эффект. Контактная разность потенциалов: металл -полупроводник.	10	

	Особенности выпрямляющих контактов "металл - полупроводник" (барьер Шоттки) Вольт-амперная характеристика электронно-дырочного перехода Внутренний и внешний фотоэффект в полупроводниках		
Раздел 2. Полупроводниковые компоненты.		66	
Тема 2.1. Полупроводниковые диоды.	Содержание учебного материала Основные определения и классификацию полупроводниковых диодов. Выпрямительные диоды. Стабилитроны. Импульсные диоды. Фотодиоды. Светодиоды. Оптроны. Особенности конструкции, схемы включения, характеристики, параметры условные графические обозначения и система маркировки полупроводниковых диодов.	8	2
	Тема 2.2. Транзисторы.	Содержание учебного материала Классификация, условные графические обозначения и система маркировки транзисторов. Структура, принцип действия биполярных транзисторов. Способы включения транзисторов: с общей базой, с общим эмиттером, с общим коллектором. Анализ схем. Устройство и принцип работы полевых транзисторов с р-п - переходом. Характеристики. Параметры. Система обозначения. Схемы включения. Структура и принцип действия МОП-транзисторов с изолированным затвором. Система обозначений и схемы включения. Основные требования, предъявляемые к КМОП-транзисторам, являющихся основой любого современного микропроцессора. Быстродействие. SOI (Silicon On Insulator)-технология. DST (Depleted Substrate Transistor)-технология. Терагерцовые транзисторы. High-K-материалы. Получение диоксида стронция. 90-нанометровый технологический процесс. Эра трехмерных транзисторов.	12
Тема 2.3. Четырехслойные полупроводниковые приборы (тиристоры).	Содержание учебного материала Классификация, условные графические обозначения и система маркировки тиристора. Четырехслойная полупроводниковая структура и ее особенности. Схемы включения, характеристики и параметры диодных и триодных тиристоров. Применение.	2	2
	Практические занятия	24	

Практическая работа № 1 <i>Знакомство с программой Multisim 8 Electronics Workbench</i>	4	
Практическая работа № 2 <i>Исследование работы полупроводников диодов.</i>	2	
Практическая работа № 3 <i>Исследование характеристик полупроводникового диода</i>	4	
Практическая работа № 4 <i>Исследование мостовой схемы выпрямителя</i>	2	
Практическая работа № 5 <i>Исследование работы полупроводникового стабилитрона</i>	2	
Практическая работа № 6 <i>Исследование транзистора по схеме с общей базой</i>	2	
Практическая работа № 7 <i>Исследование входных и выходных характеристик транзистора включенного по схеме с общей базой</i>	2	
Практическая работа № 8 <i>Исследование транзистора по схеме с общим эмиттером</i>	2	
Практическая работа № 9 <i>Исследование входных и выходных характеристик транзистора включенного по схеме с общим эмиттером</i>	2	
Практическая работа № 10 <i>Исследование тиристора</i>	2	

	<p>Самостоятельная (внеаудиторная) работа обучающихся</p> <p>Выполнение домашних заданий по разделу 2.</p> <p>Характеристики, параметры. Частотные свойства и собственные шумы полевых транзисторов. Сравнительная оценка биполярных и полевых транзисторов. Основные параметры и характеристики, имеющиеся в справочнике.</p> <p>Высокочастотные и импульсные диоды. Варикапы.</p> <p>Сенсорные экраны: конструкция, технология, схемотехника.</p> <p>Электронно-лучевые трубки (ЭЛТ), классификация, ЭЛТ с электростатическим отклонением луча. Люминофоры.</p> <p>Подготовка к выполнению практических работ: конспектирование, подбор дидактических материалов, анализ и реферирование методической и учебной литературы при выполнении системы самостоятельных работ по лекционному курсу,</p> <p>Повторение разделов программы с целью подготовки к промежуточной и итоговой аттестации.</p>	20	
Раздел 3. Основы электронной схемотехники.		52	
Тема 3.1. Усилительные устройства.	Содержание учебного материала	8	2
	<p>Классификация усилителей по их функциональному назначению и схемотехническим особенностям. Основные технические показатели усилителей.</p> <p>Схема усилительного каскада на биполярном (полевом) транзисторе.</p> <p>Обратная связь. Виды обратной связи.</p> <p>Усилители постоянного тока, назначение, особенности построения схем.</p> <p>Дифференциальные каскады усилителей постоянного тока на дискретных элементах.</p>		
Тема 3.2. Операционные усилители (ОУ).	Содержание учебного материала	6	2
	<p>Определение ОУ. Условное графическое обозначение. Классификация ОУ.</p> <p>Основные параметры. Инвертирующее и не инвертирующее включение ОУ.</p> <p>Коэффициенты усиления полезного сигнала и ослабления синфазного сигнала.</p> <p>Схемы интегратора и дифференциатора на базе ОС.</p>		
Тема 3.3. Цифровые	Содержание учебного материала	8	2

<i>интегральные схемы.</i>	<p>Представление информации в цифровой вычислительной технике. Основные логические операции. Простейшие логические схемы. Характеристики и параметры логических интегральных микросхем.</p> <p>Ключи на биполярных транзисторах. Особенности ключевого режима.</p> <p>Схемы НЕ; ИЛИ; И: принцип работы, таблицы истинности; схемы НЕ; ИЛИ; И на дискретных элементах. Схемы, анализ работы. Транзисторно-транзисторная логика (ТТЛ). Схема и анализ работы элемента И- НЕ. ТТЛ с простым и сложным инвертором.</p>		
<i>Тема 3.4. Эволюционное развитие интегральных схем.</i>	<i>Содержание учебного материала</i>	2	3
	Большие интегральные схемы (БИС), сверхбольшие интегральные схемы (СБИС), микропроцессоры в виде одной или нескольких сверхбольших интегральных схем (МП СБИС), нанотехнологии, тенденции развития.		
	<i>Практические занятия</i>	8	
	<i>Практическая работа № 11</i> <i>Исследование усилителя на транзисторах</i>	2	
	<i>Практическая работа № 12</i> <i>Исследование дифференциальных и мостовых усилителей</i>	2	
<i>Практическая работа № 13</i> <i>Исследование основных свойств и параметров операционных усилителей и компаратора</i>	4		

	<p>Самостоятельная (внеаудиторная) работа обучающихся Выполнение домашних заданий по разделу 3. Широкополосный усилитель. Схемы интегратора и дифференциатора Способы подачи напряжения смещения на базу, затвор. Предварительные каскады усиления. Межкаскадные связи. Обратная связь. Виды обратной связи. Однотактный выходной каскад. Анализ работы. Найти в рабочей схеме схему усилителя, определить его назначение в данной схеме. Владеть навыками определения логических элементов в схеме. Назначение и классификация буквенно-цифровых индикаторов. Светодиодные индикаторы: конструкция, схемы, система обозначений, основные типы и их параметры, применение. Жидкокристаллические индикаторы. Подготовка к выполнению практических работ: конспектирование, подбор дидактических материалов, анализ и реферирование методической и учебной литературы при выполнении системы самостоятельных работ по лекционному курсу, Повторение разделов программы с целью подготовки к промежуточной и итоговой аттестации.</p>	20	
Раздел 4. Стабилизаторы напряжения		20	
Тема 4.1. Виды стабилизаторов.	Содержание учебного материала	4	2
	Принцип построения стабилизатора. Классификация, основные характеристики, надежность. Типовая схема параметрического стабилизатора напряжения. Параметрические стабилизаторы, мостовой параметрический стабилизатор. Температурная стабилизация. Компенсационные стабилизаторы. Компенсационные стабилизаторы с непрерывным регулированием.	8	
	Практические занятия	8	
	Практическая работа № 14 <i>Исследование работы параметрического стабилизатора напряжения</i>	4	
	Практическая работа № 15 <i>Исследование работы компенсационного стабилизатора напряжения</i>	4	

	<p>Самостоятельная (внеаудиторная) работа обучающихся Выполнение домашних практических заданий по лекционному курсу. Подготовка к выполнению практических работ: конспектирование, подбор дидактических материалов, анализ и реферирование методической и учебной литературы при выполнении системы самостоятельных работ по лекционному курсу, Повторение разделов программы с целью подготовки к промежуточной и итоговой аттестации.</p>	8	
Раздел 5. Импульсная техника		42	
Тема 5.1. Сигналы в импульсных и цифровых устройствах.	Содержание учебного материала	4	2
	<p>Общие сведения и понятия импульсных сигналов, виды импульсных сигналов, крутизна фронтов, период повторения, скважность, коэффициент заполнения, среднее значение импульсного колебания, мощность в импульсе, средняя мощность. Единицы измерения параметров импульсного колебания. Общие сведения о двоичной системе счисления. Понятие о цифровом сигнале. Способы представления информации цифровыми сигналами: потенциальный, импульсный.</p>		
Тема 5.2. Формирующие устройства.	Содержание учебного материала	10	2
	<p>Дифференцирующая (укорачивающая) RC - цепь: условие дифференцирования, временные диаграммы напряжения, влияние постоянной времени на форму выходных сигналов. Интегрирующая RC - цепь: условие интегрирования, временные диаграммы напряжения, параметры выходных импульсов интегрирующей цепи. Недостатки дифференцирующих и интегрирующих RC - цепей. Формирователи коротких импульсов (ФКИ) на основе дифференцирующей RC -цепи (по переднему) и по заднему фронтами входного импульса, ФКИ на логических элементах.</p>		
Тема 5.3. Триггеры	Содержание учебного материала	6	2
	<p>Статический триггер на биполярных транзисторах. Определение. Назначение и основные свойства триггеров. Основная схема триггера и принцип его действия. Способы запуска триггера. Триггер Шмидта. Схема на дискретных элементах, принцип работы. Триггер Шмидта на интегральных элементах.</p>		
Тема 5.4. Генераторы	Содержание учебного материала	8	2

<p>импульсов.</p>	<p>Автоколебательные мультивибраторы на интегральных элементах, принцип действия. Ждущий мультивибратор на интегральных элементах. Способы изменения параметров выходных сигналов.</p> <p>Генераторы треугольного напряжения на операционных усилителях; принципы построения, временные диаграммы работы.</p> <p>Генератор пилообразного напряжения, схема, принцип работы, временные диаграммы работы.</p>		
	<p>Практические занятия</p>	<p>10</p>	
	<p>Практическая работа № 16 <i>Исследование интегрирующей и дифференцирующей RC - цепи</i></p>	<p>6</p>	
	<p>Практическая работа № 17 <i>Исследование работы триггера Шмидта</i></p>	<p>4</p>	
	<p>Самостоятельная (внеаудиторная) работа обучающихся Единицы измерения параметров импульсного колебания. Аналитическое и графическое представление несинусоидального периодического колебания. Подготовка к выполнению практических работ: конспектирование, подбор дидактических материалов, анализ и реферирование методической и учебной литературы при выполнении системы самостоятельных работ по лекционному курсу. Повторение разделов программы с целью подготовки к промежуточной и итоговой аттестации.</p>	<p>4</p>	
		<p>Консультации</p>	<p>8</p>
<p>ВСЕГО</p>		<p>210</p>	

Для характеристики уровня освоения учебного материала используются следующие обозначения:

1. – ознакомительный (узнавание ранее изученных объектов, свойств);
2. – репродуктивный (выполнение деятельности по образцу, инструкции или под руководством)
3. – продуктивный (планирование и самостоятельное выполнение деятельности, решение проблемных задач)

3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ ДИСЦИПЛИНЫ ОП.03 ПРИКЛАДНАЯ ЭЛЕКТРОНИКА

3.1. Требования к минимальному материально-техническому обеспечению

Реализация программы учебной дисциплины требует наличия Лаборатории электронной техники

№ п/п	Оборудование	Технические средства обучения	Количество рабочих мест
1	парты 16 шт	Проектор	29
2	стулья 29 шт		
3	стол преподавателя 1шт		
4	шкаф 4 шт		
5	доска маркерная		
6	8 автоматизированных рабочих мест учащихся		

Программное обеспечение:

Androind Studio, Brackets, Google Chrome, IIS Express, IntelliJ IDEA Community Edition, Java SE Development Kit, Microsoft Visual Studio Code, PascalABC.Net, PostgreSQL 12, Unity, Visual Studio Community 2019, WinRAR, XAMPP, Windows 10 Pro, Microsoft Office 2016, Visio 2016, Adobe Photoshop

3.2. Информационное обеспечение реализации программы

Печатные издания не используются. Дисциплина полностью обеспечена электронными изданиями.

№ п/п	Наименование учебных изданий, Интернет-ресурсов, дополнительной литературы
I	Основные источники
1.1	Прикладная электроника: учебник / А.В. Ситников, И.А. Ситников. — М.: КУРС: ИНФРА-М, 2017. — 272 с. — (Среднее профессиональное образование). - Режим доступа: http://znanium.com/catalog/product/851567
II	Электронно библиотечная система (ЭБС)
2.1	http://znanium.com/
2.2	http://biblioclub.ru
2.3	https://biblio-online.ru/
2.4	https://www.book.ru/
III	Электронные ресурсы
3.1	Форум и документация по микроконтроллерам и электронике https://www.radiokot.ru
IV	Профессиональные базы данных и справочные системы
4.1	Федеральная служба государственной статистики - https://rosstat.gov.ru/
4.2	Научометрическая и реферативная база данных SCOPUS - https://www.scopus.com
4.3	Информационно-справочная система "КонсультантПлюс"

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ ДИСЦИПЛИНЫ ОП.03 ПРИКЛАДНАЯ ЭЛЕКТРОНИКА

Образовательное учреждение, реализующее подготовку по учебной дисциплине, обеспечивает организацию и проведение промежуточной аттестации и текущего контроля индивидуальных образовательных достижений – демонстрируемых обучающимися знаний, умений и навыков.

Текущий контроль проводится преподавателем.

Формы и методы промежуточной аттестации текущего контроля по учебной дисциплине самостоятельно разрабатываются образовательным учреждением и доводятся до сведения обучающихся не позднее начала двух месяцев от начала обучения.

Итоговой формой контроля является экзамен.

Фонды оценочных средств (ФОС, КОС) разрабатываются образовательным учреждением. Они включают в себя педагогические контрольно-оценочные материалы, предназначенные для определения соответствия (или несоответствия) индивидуальных образовательных достижений основным показателям результатов подготовки (таблицы).

Результаты обучения (освоенные умения, усвоенные знания)	Формы и методы контроля и оценки результатов обучения
Умения:	
<ul style="list-style-type: none"> • различать полупроводниковые диоды, биполярные и полевые транзисторы, тиристоры на схемах и в изделиях; • определять назначение и свойства основных функциональных узлов аналоговой электроники: усилителей, генераторов в схемах; • использовать операционные усилители для построения различных схем; • применять логические элементы, для построения логических схем, грамотно выбирать их параметры и схемы включения; 	<p>практические занятия, внеаудиторная самостоятельная работа <i>экзамен</i></p>
Знания:	
<ul style="list-style-type: none"> • принципы функционирования интегрирующих и дифференцирующих RC-цепей; • технологию изготовления и принципы функционирования полупроводниковых диодов и транзисторов, тиристора, аналоговых электронных устройств; • свойства идеального операционного усилителя; • принципы действия генераторов прямоугольных импульсов, мультивибраторов; • особенности построения диодно-резистивных, диодно-транзисторных и транзисторно-транзисторных схем реализации булевых функций; • цифровые интегральные схемы: режимы работы, параметры и характеристики, особенности применения при разработке цифровых устройств; • этапы эволюционного развития интегральных схем: большие интегральные схемы, сверхбольшие интегральные схемы, микропроцессоры в виде одной или нескольких сверхбольших интегральных схем, переход к 	<p>практические занятия, внеаудиторная самостоятельная работа <i>экзамен</i></p>

нанотехнологиям производства интегральных схем, тенденции развития	
--	--

Оценка индивидуальных образовательных достижений по результатам текущего контроля производится в соответствии с универсальной шкалой (таблица).

Процент результативности (правильных ответов)	Качественная оценка индивидуальных образовательных достижений	
	балл (отметка)	вербальный аналог
более 90	5	отлично
от 70 до 89	4	хорошо
от 50 до 69	3	удовлетворительно
менее 49	2	неудовлетворительно

Разработчик: Н.В. Бибикова, преподаватель ФГБОУ ВО "РЭУ им. Г.В. Плеханова"

Эксперт: